Автоматизация в промышленности 2019. №9
www.avtprom.ru

Б.О. Филипов (ЗАО "Нанософт")

Настройка системы электрических ограничений при проектировании печатных плат: восемь простых шагов

Разработчикам печатных плат приходится учитывать множество нюансов и деталей в своей работе. Вероятность ошибок в сложных проектах достаточно высока, а цена ошибок – значительна. Неточности проектирования могут привести к нарушению целостности сигналов и в дальнейшем вызвать трудности при производстве изделий. В результате растягиваются сроки сдачи проекта, увеличивается срок выхода готового продукта на рынок. Для минимизации вероятности ошибок при проектировании печатных плат следует настроить систему электрических ограничений, причем на ранних этапах проектирования. Приведены примеры для САПР PADS от Mentor Graphics.

Ключевые слова: система электрических ограничений, печатные платы, проектирование.

Филипов Богдан Олегович *– менеджер по продукции ЗАО "Нанософт".*

Filipov B.O. Electrical constraint system tuning in circuit board design: eight simple steps

In their work, circuit board designers must allow for a lot of details. The probability of error is rather high as well as its cost. Design uncertainties may ensue signal integrity damaging and, eventually, in manufacturing problems. This results in project schedule disruptions and longer product time to market. To minimize error probability, the electrical constraint system should be set up at earlier stages of circuit board design. Examples from PADS CAD from Mentor Graphics are included.

Keywords: Electrical constraint system, circuit boards, design.